

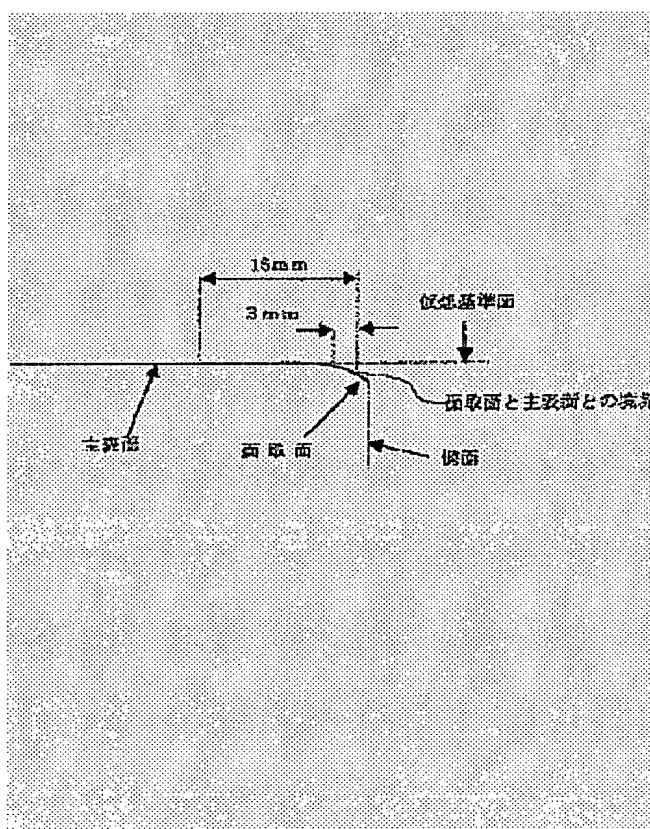
**GLASS SUBSTRATE FOR MASK BLANKS, METHOD FOR MANUFACTURING GLASS SUBSTRATE FOR MASK BLANKS, MASK BLANKS, METHOD FOR MANUFACTURING MASK BLANKS, TRANSFER MASK, AND METHOD FOR MANUFACTURING SAME**

**Patent number:** JP2004054285  
**Publication date:** 2004-02-19  
**Inventor:** TAKAHASHI KOJI; ITO HIROO  
**Applicant:** HOYA CORP  
**Classification:**  
- **international:** G03F1/14; C03C15/00; C03C19/00; C03C23/00; G03F1/08; H01L21/027  
- **europaean:**  
**Application number:** JP20030274810 20030715  
**Priority number(s):** JP20020208049 20020717; JP20030274810 20030715.

Report a data error here

**Abstract of JP2004054285**

**<P>PROBLEM TO BE SOLVED:** To provide a manufacturing method for a glass substrate for an electronic device which has no surface defect such as a flaw nearby a glass substrate surface and an edge small droop of a glass substrate end surface, a manufacturing method for photomask blanks free of an under-film defect, and a manufacturing method for a photomask which is free of a pattern defect, can securely be mounted on a stepper of an exposing machine and has excellent pattern precision. **<P>SOLUTION:** The manufacturing method for the glass substrate for the electronic device and manufacturing methods for the photomask blanks and photomask are characterized in that in the manufacturing method of manufacturing the glass substrate by precisely polishing the glass substrate surface by using relatively small polishing abrasives after a rough polishing process using relatively large polishing abrasives, a crack which extend from the glass substrate surface along the depth and remains after the precise polishing process is made visual in a defect inspecting process carried out after the precise polishing process by etching the glass substrate surface (preferably by using an alkali solution) before the precise polishing processing. **<P>COPYRIGHT:** (C)2004,JPO



Data supplied from the esp@cenet database - Worldwide

M-1293

(19) 日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2004-54285

(P2004-54285A)

(43) 公開日 平成16年2月19日 (2004.2.19)

(51) Int. Cl. <sup>7</sup>	F I	テーマコード (参考)
GO3F 1/14	GO3F 1/14	2H095
CO3C 15/00	CO3C 15/00	4G059
CO3C 19/00	CO3C 19/00	
CO3C 23/00	CO3C 23/00	
GO3F 1/08	GO3F 1/08	

審査請求 未請求 請求項の数 19 O L (全 22 頁) 最終頁に続く

(21) 出願番号	特願2003-274810 (P2003-274810)	(71) 出願人	000113263
(22) 出願日	平成15年7月15日 (2003.7.15)		H O Y A 株式会社
(31) 優先権主張番号	特願2002-208049 (P2002-208049)		東京都新宿区中落合 2 丁目 7 番 5 号
(32) 優先日	平成14年7月17日 (2002.7.17)	(74) 代理人	100071272
(33) 優先権主張国	日本国 (JP)		弁理士 後藤 洋介
		(74) 代理人	100077838
			弁理士 池田 憲保
		(72) 発明者	高橋 浩二
			東京都新宿区中落合 2 丁目 7 番 5 号 H O
			Y A 株式会社内
		(72) 発明者	伊藤 博夫
			東京都新宿区中落合 2 丁目 7 番 5 号 H O
			Y A 株式会社内
		F ターム (参考)	2H095 BA01 BB01 BC26
			4G059 AA08 AB03 AB11 AB19 AC03
			AC24 BB04

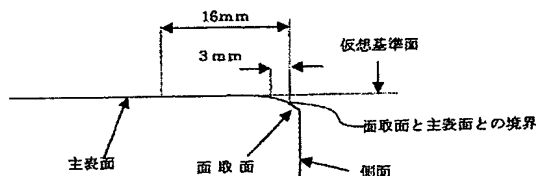
(54) 【発明の名称】 マスクブランクス用ガラス基板、及びマスクブランクス用ガラス基板の製造方法、並びにマスクブランクス、及びマスクブランクの製造方法、並びに転写マスク、及び転写マスクの製造方法

(57) 【要約】

【課題】 ガラス基板表面近傍のキズ等の表面欠陥がなく、また、ガラス基板端面の縁だれの少ない電子デバイス用ガラス基板の製造方法、および膜下欠陥のないフォトマスクブランクの製造方法、パターン欠陥のない、かつ露光機のステッパーに確実に装着可能でパターン精度が良好なフォトマスクの製造方法を提供する。

【解決手段】 ガラス基板表面を、比較的大きな研磨砥粒を用いて研磨する粗研磨工程の後、比較的小さな研磨砥粒を用いて研磨する精密研磨工程を行ってガラス基板を製造する電子デバイス用ガラス基板の製造方法において、前記精密研磨工程を行う前に、ガラス基板表面をエッチング処理（好ましくはアルカリ水溶液を用いたエッチング処理）することにより、前記ガラス基板表面から深さ方向に延び、前記精密研磨工程後に残存するクラックを、前記精密研磨工程後に行う欠陥検査工程で顕在化させることを特徴とする電子デバイス用ガラス基板の製造方法、並びにフォトマスクブランクおよびフォトマスクの製造方法。

【選択図】 図 2



**【特許請求の範囲】****【請求項 1】**

エッチング処理後、精密研磨工程を含む後処理工程を経て得られたマスクブランク用ガラス基板において、前記ガラス基板の主表面の表面粗さが二乗平均平方根粗さ(RMS: Root Mean Square)で0.2nm以下であることを特徴とするマスクブランク用ガラス基板。

**【請求項 2】**

前記エッチング処理は、前記ガラス基板の主表面上に残存する欠陥を顕在化させる作用を有することを特徴とする請求項1記載のマスクブランク用ガラス基板。

**【請求項 3】**

前記ガラス基板の主表面の表面欠陥が目視検査により検出できないことを特徴とする請求項1又は2記載のマスクブランク用ガラス基板。

**【請求項 4】**

前記ガラス基板の主表面の周縁部の縁だれ量が $-2\mu\text{m}\sim 0\mu\text{m}$ であることを特徴とする請求項1ないし3の何れかに記載のマスクブランク用ガラス基板。

**【請求項 5】**

請求項1ないし4の何れかに記載のマスクブランク用ガラス基板の主表面上に、転写露光光に対し光学的変化をもたらす薄膜が形成されていることを特徴とするマスクブランク。

**【請求項 6】**

請求項1ないし4の何れかに記載のマスクブランク用ガラス基板の主表面上に、転写露光光に対し光学的変化をもたらす薄膜パターンが形成されていることを特徴とする転写マスク。

**【請求項 7】**

ガラス基板の主表面上に残存する欠陥を顕在化させる工程を有するマスクブランク用ガラス基板の製造方法において、前記欠陥を顕在化させる工程後に、精密研磨を含む後処理工程を行うことを特徴とするマスクブランク用ガラス基板の製造方法。

**【請求項 8】**

前記後処理工程は前記主表面に精密研磨を施す精密研磨工程と、前記精密研磨工程の後の主表面を洗浄する洗浄工程と、を含むことを特徴とする請求項7記載のマスクブランク用ガラス基板の製造方法。

**【請求項 9】**

前記洗浄工程後の前記ガラス基板の主表面は、二乗平均平方根粗さ(RMS)で0.2nm以下の粗さを有していることを特徴とする請求項8記載のマスクブランク用ガラス基板の製造方法。

**【請求項 10】**

前記欠陥を顕在化させる工程は、前記主表面をエッチング処理することによりおこなうことを特徴とする請求項7記載のマスクブランク用ガラス基板の製造方法。

**【請求項 11】**

前記洗浄工程の後、さらに欠陥検査工程を有することを特徴とする請求項8又は9に記載のマスクブランク用ガラス基板の製造方法。

**【請求項 12】**

ガラス基板表面を、所定の平均粒径を有する研磨砥粒を用いて研磨する粗研磨工程の後、前記所定の平均粒径より小さい平均粒径を有する研磨砥粒を用いて研磨する精密研磨工程を行ってガラス基板を製造するマスクブランク用ガラス基板の製造方法において、

前記精密研磨工程を行う前に、ガラス基板表面をエッチング処理することにより、前記ガラス基板表面から深さ方向に延び、前記精密研磨工程後に残存するクラックを、前記精密研磨工程後に行う欠陥検査工程で顕在化させることを特徴とするマスクブランク用ガラス基板の製造方法。

**【請求項 13】**

前記精密研磨工程後、前記ガラス基板の主表面を洗浄する洗浄工程をおこなうことを特徴とする請求項12記載のマスクブランク用ガラス基板の製造方法。

【請求項14】

前記洗浄工程後の前記ガラス基板の主表面は、二乗平均平方根粗さ(RMS)で0.2nm以下の粗さを有していることを特徴とする請求項13記載のマスクブランク用ガラス基板の製造方法。

【請求項15】

前記洗浄工程は、洗浄液としてエッチング作用を有するものを使用し、エッチングによるガラス基板の除去量が0μm超、0.01μm未満となる条件で洗浄することを特徴とする請求項13又は14に記載のマスクブランク用ガラス基板の製造方法。

【請求項16】

前記欠陥検査工程は、目視検査で行うことを特徴とする請求項11又は12記載のマスクブランク用ガラス基板の製造方法。

【請求項17】

前記エッチング処理は、前記ガラス基板の精密研磨する側の表面を0.01~0.2μm除去するものであることを特徴とする請求項10又は12に記載のマスクブランク用ガラス基板の製造方法。

【請求項18】

請求項7ないし17の何れかに記載のマスクブランク用ガラス基板の製造方法によって得られたガラス基板の主表面上に、転写露光光に対し光学的变化をもたらす薄膜を形成することを特徴とするマスクブランクの製造方法。

【請求項19】

請求項18に記載のマスクブランクにおける前記薄膜をパターンニングして薄膜パターンを形成することを特徴とする転写マスクの製造方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、半導体集積回路や液晶表示板等の製造に用いられる転写マスク(及び転写マスクの原版であるマスクブランク)に使用するマスクブランク用ガラス基板、及びその製造方法、並びに該基板を使用したマスクブランク及び転写マスクの製造方法に関する。

【背景技術】

【0002】

電子デバイス用ガラス基板を使用したフォトマスクブランクや情報記録媒体は、転写露光光に対し光学的变化をもたらす遮光性膜や位相シフト膜などや、情報を記録する記録膜などの機能薄膜を、電子デバイス用ガラス基板上に1または複数層形成して製造される。これらフォトマスクブランクや情報記録媒体などの電子デバイスの製造工程において、ガラス基板に存在する欠陥を検査する欠陥検査や、電子デバイスを製造した後、欠陥検査が通常行われる。電子デバイス用ガラス基板に存在する欠陥は、キズ、汚れ、泡、脈理等であり、これらの欠陥を、目視検査や、ガラス基板表面に検査光を照射しガラス基板からの透過光や散乱光を利用して欠陥を検出する欠陥検査装置で検査が行われる。

【0003】

一方、電子デバイスを製造した後の欠陥検査は、機能薄膜中または機能薄膜上に異物やピンホールがないか、また、光学特性や記録特性等の問題がないか検査するものである。

【0004】

特に、電子デバイス用ガラス基板に存在する欠陥の中でもクラックと呼ばれる亀裂状態の欠陥は、研削工程や、比較的研磨砥粒の粒径が大きい仕上げ研磨工程の前の研磨工程(例えば、酸化セリウムを主材とする研磨工程)で形成され、ある方向では全く検出できず、またある方向ではガラス基板表面でほとんど幅をもっていないため検出しにくいもので

ある。

【0005】

上述の欠陥検査では、ガラス基板をあらゆる方向から即座に検査できるという検査の効率化と確実性、および欠陥種別の判別が有利な目視検査が行われるが、人の目では確認できない大きさの欠陥は検出できず、また、クラックはガラス基板表面での大きさが非常に小さいため見落とすことも少なくない。このように本来ガラス基板表面に小さなクラックがあるにもかかわらず、欠陥検査を合格したガラス基板は、ガラス基板上に機能薄膜を形成し電子デバイスを製造したときに行われる欠陥検査工程で初めて、欠陥検査機により検知される。

【0006】

クラックは膜下欠陥であるため、電子デバイスを製造した後では修正することができない。従って、電子デバイスを製造した後、クラックの膜下欠陥を検出した場合は、廃棄するか、機能薄膜を除去した後、再度ガラス基板表面を精密研磨して電子デバイスを作り直さなければならず、製造歩留まりが悪く、製造コストが高くなるという問題があった。

【0007】

以下、電子デバイス用ガラス基板としてフォトリソグラフィ用ガラス基板を例にとって説明する。

【0008】

現在、半導体集積回路や液晶表示板を製造する際に、配線その他の領域の形成プロセスにおいて、フォトリソグラフィ技術が適用されている。

【0009】

このフォトリソグラフィ工程において、露光用原版として使用されるフォトマスクは、透明基板上にパターンニングされた遮光性膜が形成されており、遮光性膜パターンが露光装置を介してシリコンウエハーやガラス基板の被転写体上に転写され、半導体集積回路や液晶表示板が製造される。シリコンウエハーやガラス基板上に転写されるパターン特性は、フォトマスクに形成されている遮光性膜パターンに直接関係しており、遮光性膜パターンにはパターン欠陥がないことが重要である。

【0010】

パターン欠陥の原因としては、電子デバイス用ガラス基板表面の欠陥（キズや異物付着など）による膜下欠陥、フォトマスクブランクス上の欠陥（異物付着やハーフピンホール（膜に付着した異物が抜けることによってできるピンホール）など）による膜中、膜上欠陥等幾つか考えられるが、パターンの微細化と相俟って、電子デバイスを製造した後に修正が困難、または修正できない電子デバイス用ガラス基板における表面欠陥および基板形状の精度がより厳格になっている。

【0011】

電子デバイス用ガラス基板は、例えば、特許文献1に開示されているように、酸化セリウムを主材とする研磨材を用いて研磨した後、コロイダルシリカを用いて仕上研磨（精密研磨）する研磨方法を経て製造される。

【0012】

図6は、従来の電子デバイス用ガラス基板の製造方法を示す図である。

【0013】

図6において、ガラス基板の主表面を、平均粒径が約1～3 $\mu$ m程度の比較的大きな研磨砥粒を用いて研磨する粗研磨工程（S601）の後、平均粒径が1 $\mu$ m以下の比較的小さな研磨砥粒を用いて研磨する精密研磨工程（S602）を行った後に、目視などによる欠陥検査工程（S603）を行ってガラス基板を製造する。

【特許文献1】特開平1-40267号公報

【発明の開示】

【発明が解決しようとする課題】

【0014】

ガラス基板の欠陥の中でもクラックは、ガラス基板に膜を形成してフォトマスクブラン

クスを製造したときに初めて、フォトマスクブランクスに対する表裏面からの検査光を照射することによる欠陥検査装置によって確認されることが多い。また、このような膜下欠陥のあるフォトマスクブランクスを用いて、フォトマスクにした場合、フォトマスクに形成されるパターンの断線が起こり、欠陥となる。

【0015】

近年のパターンの微細化に伴い、フォトマスクに描画されるパターンの線幅は狭く、また複雑なパターンが要求されている。このような近年のパターンの微細化により、一枚のフォトマスクブランクスから一枚のフォトマスクを作製するのに、数日かかるものもでてきている。よって、修正可能な欠陥であれば良いが、修正不可能な欠陥の場合、フォトマスクブランクスを再度一から作り直さなければならない。また、修正可能な欠陥であっても、費用と時間がかかるという問題があった。

【0016】

そこで、上述の問題を解決するための一つの手段として、このクラックを仕上げ研磨で確実に除去するために、仕上げ研磨の研磨時間を長く行い、十分な研磨取代を確保することによって、クラックを除去しようとする試みがされていた。

【0017】

しかし、この方法では確かにクラックは少なくなる方向に推移はしたが、精密研磨前の研磨工程でできるクラックの深さは様々であり、研磨取代不足によりクラックが残ってしまうことも少なくなかった。

【0018】

また、基板表面近傍に存在するクラックを確実に除去するために、精密研磨の研磨時間を長くすると、ガラス基板端面の縁だれが大きくなってしまいうという問題点があった。

【0019】

これは、近年、パターンの微細化により、露光機のステッパーにフォトマスク（レチクル）を装着する際の精度が厳格化されており、ガラス基板端面の形状（平坦度）精度が要求されている。ガラス基板端面の形状精度（例えば、基板端面の縁だれ）が悪いと、ステッパーに装着する際の基板の吸引が確実に行われず、装着時の位置精度が悪くなる。

【0020】

また、ガラス基板の選別方法として、特開2002-201042号公報が提案されている。これは、スライスされたシリカガラス基板原料に研磨を行って、洗浄、乾燥した後、エッチングして得られたシリカガラス基板を検査して、基板表面に平行な方向に0.3  $\mu\text{m}$ 以上の欠陥が基板表面に存在しないシリカガラス基板を選ぶことを特徴としている。

【0021】

ここで問題となっているガラス基板の凹欠陥の原因となるクラック（潜傷）は、主に研削工程（ラッピング工程）で発生する。研削工程後の研磨工程（粗研磨、精密研磨）は、このクラックや、傷等の欠陥を除去することを目的とするものである。

【0022】

この方法では、ラッピング、粗研磨、最終精密研磨した後、ガラス基板表面をエッチングしているため、エッチングによるガラス基板表面の荒れについては何等考慮されていない。更に、この方法を用いた場合、ラッピング工程で形成されたクラックは、シリカガラスの性質上、粗研磨で行われる酸化セリウム等による研磨剤によるクラックの局所的な加圧により、クラックは深さ方向に進行されやすくなり、過剰な最終精密研磨（研磨取代を多くする＝研磨加工時間が長い）をしなければクラックを除去できない。従って、生産性が低下、ガラス基板端面の縁だれ量が大きくなるという問題がある。

【0023】

また、最終精密研磨後の薬品によるエッチング除去量が0.2～0.5  $\mu\text{m}$ なので、凹欠陥が全くない場合でも石英ガラス基板の表面粗さが荒れる。

【0024】

マスクブランクス用ガラス基板等のリソグラフィに使用されるガラス基板は、露光波長の短波長化（パターンの微細化）になるに従って、高平坦性かつ高平滑性が要求される

。平滑性に着目すると、露光波長がA r Fエキシマレーザー（波長193nm）、F2エキシマレーザー（波長157nm）においては、二乗平均平方根粗さ（RMS）で0.2nm以下、EUV（波長13～14nm）においては、二乗平均平方根粗さ（RMS）で0.15nm以下が要求されているが、上述のエッチング条件では、ガラス基板の表面粗さが荒れてしまい、これらの要求を満足することができない。

【0025】

そこで、本発明は上記のような従来技術の問題点を解決するものであり、第1に、A r Fエキシマレーザー、F2エキシマレーザー、EUVなどの短波長域でも使用することができる高い平滑性を有するマスクブランク用ガラス基板、及びその製造方法を提供することを課題とする。

【0026】

第2に、さらに上述に加え、ガラス基板主表面上に表面欠陥がないマスクブランク用ガラス基板、さらに、ガラス基板端面の縁だれによる影響のないマスクブランク用ガラス基板、及びその製造方法を提供することを目的とする。

【0027】

第3に、膜下欠陥のない、さらに露光機のステッパに確実に装着可能なマスクブランク及びその製造方法を提供することを課題とする。

【0028】

第4に、パターン欠陥（パターン断線等）のない、さらに、露光機のステッパに確実に装着可能な転写マスク、及びその製造方法を提供することを課題とする。

【課題を解決するための手段】

【0029】

上述の課題を解決するために本発明は以下の構成を有する。

【0030】

（構成1）

エッチング処理後、精密研磨工程を含む後処理工程を経て得られたマスクブランク用ガラス基板において、前記ガラス基板の主表面の表面粗さが二乗平均平方根粗さ（RMS）で0.2nm以下であることを特徴とするマスクブランク用ガラス基板。

【0031】

（構成2）

前記エッチング処理は、前記ガラス基板の主表面上に残存する欠陥を顕在化させる作用を有することを特徴とする構成1記載のマスクブランク用ガラス基板。

【0032】

（構成3）

前記ガラス基板の主表面の表面欠陥が目視検査により検出できないことを特徴とする構成1又は2記載のマスクブランク用ガラス基板。

【0033】

（構成4）

前記ガラス基板の主表面の周縁部の縁だれ量が $-2\mu\text{m} \sim 0\mu\text{m}$ であることを特徴とする構成1ないし3の何れかに記載のマスクブランク用ガラス基板。

【0034】

（構成5）

構成1ないし4の何れかに記載のマスクブランク用ガラス基板の主表面上に、転写露光光に対し光学的变化をもたらす薄膜が形成されていることを特徴とするマスクブランク。

【0035】

（構成6）

構成1ないし4の何れかに記載のマスクブランク用ガラス基板の主表面上に、転写露光光に対し光学的变化をもたらす薄膜パターンが形成されていることを特徴とする転写マスク。

## 【 0 0 3 6 】

## ( 構成 7 )

ガラス基板の主表面上に残存する欠陥を顕在化させる工程を有するマスクブランク用ガラス基板の製造方法において、前記欠陥を顕在化させる工程後に、精密研磨を含む後処理工程を行うことを特徴とするマスクブランク用ガラス基板の製造方法。

## 【 0 0 3 7 】

## ( 構成 8 )

前記後処理工程は前記主表面に精密研磨を施す精密研磨工程と、前記精密研磨工程の後の主表面を洗浄する洗浄工程とを含むことを特徴とする構成 7 記載のマスクブランク用ガラス基板の製造方法。

## 【 0 0 3 8 】

## ( 構成 9 )

前記洗浄工程後の前記ガラス基板の主表面は、二乗平均平方根粗さ(RMS)で0.2nm以下の粗さを有していることを特徴とする請求項 8 記載のマスクブランク用ガラス基板の製造方法。

## 【 0 0 3 9 】

## ( 構成 1 0 )

前記欠陥を顕在化させる工程は、前記主表面をエッチング処理することによりおこなうことを特徴とする構成 7 記載のマスクブランク用ガラス基板の製造方法。

## 【 0 0 4 0 】

## ( 構成 1 1 )

前記洗浄工程の後、さらに欠陥検査工程を有することを特徴とする構成 8 又は 9 に記載のマスクブランク用ガラス基板の製造方法。

## 【 0 0 4 1 】

## ( 構成 1 2 )

ガラス基板表面を、所定の平均数径を有する研磨砥粒を用いて研磨する粗研磨工程の後、前記所定の平均粒径より小さい平均粒径を有する研磨砥粒を用いて研磨する精密研磨工程を行ってガラス基板を製造するマスクブランク用ガラス基板の製造方法において、

前記精密研磨工程を行う前に、ガラス基板表面をエッチング処理することにより、前記ガラス基板表面から深さ方向に延び、前記精密研磨工程後に残存するクラックを、前記精密研磨工程後に行う欠陥検査工程で顕在化させることを特徴とするマスクブランク用ガラス基板の製造方法。

## 【 0 0 4 2 】

## ( 構成 1 3 )

前記精密研磨工程後、前記ガラス基板の主表面を洗浄する洗浄工程をおこなうことを特徴とする構成 1 2 記載のマスクブランク用ガラス基板の製造方法。

## 【 0 0 4 3 】

## ( 構成 1 4 )

前記洗浄工程後の前記ガラス基板の主表面は、二乗平均平方根粗さ(RMS)で0.2nm以下の粗さを有していることを特徴とする構成 1 3 記載のマスクブランク用ガラス基板の製造方法。

## 【 0 0 4 4 】

## ( 構成 1 5 )

前記洗浄工程は、洗浄液として、エッチング作用を有するものを使用し、エッチングによるガラス基板の除去量が0μm超、0.01μm未満となる条件で洗浄することを特徴とする構成 1 3 又は 1 4 に記載のマスクブランク用ガラス基板の製造方法。

## 【 0 0 4 5 】

## ( 構成 1 6 )

前記欠陥検査工程は、目視検査で行うことを特徴とする構成 1 1 又は 1 2 記載のマスクブランク用ガラス基板の製造方法。



## 【0046】

(構成17)

前記エッチング処理は、前記ガラス基板の精密研磨する側の表面を0.01~0.2  $\mu\text{m}$ 除去するものであることを特徴とする構成10又は12に記載のマスクブランク用ガラス基板の製造方法。

## 【0047】

(構成18)

構成7ないし17の何れかに記載のマスクブランク用ガラス基板の製造方法によって得られたガラス基板の主表面上に、転写露光光に対し光学的変化をもたらす薄膜を形成することを特徴とするマスクブランクの製造方法。

## 【0048】

(構成19)

構成18に記載のマスクブランクにおける前記薄膜をパターンニングして薄膜パターンを形成することを特徴とする転写マスクの製造方法。

## 【発明の効果】

## 【0049】

本発明によれば、マスクブランク用ガラス基板の表面近傍における潜在的欠陥を顕在化させることにより欠陥検出を容易にすることができ、具体的には以下のような、産業上有用な著しい効果を奏する。

## 【0050】

1) ArFエキシマレーザー、F2エキシマレーザー、EUVなどの短波長域でも使用することができる高い平滑性を有する電子デバイス用ガラス基板、及びその製造方法を提供することができる。

## 【0051】

2) さらに上述に加え、ガラス基板主表面上に表面欠陥がないマスクブランク用ガラス基板、さらに、ガラス基板端面の縁だれによる影響のないマスクブランク用ガラス基板、及びその製造方法を提供することができる。

## 【0052】

3) 膜下欠陥のない、さらに露光機のステッパに確実に装着可能なマスクブランク及びその製造方法を提供することができる。

## 【0053】

4) パターン欠陥(パターン断線等)のない、さらに露光機のステッパに確実に装着可能な転写マスク、及びその製造方法を提供することができる。

## 【発明を実施するための最良の形態】

## 【0054】

本発明の実施の形態について、上述の構成毎に説明する。

## 【0055】

構成1におけるマスクブランク用ガラス基板は、エッチング処理後、精密研磨工程を含む後処理工程を経て得られたマスクブランク用ガラス基板であって、前記ガラス基板の主表面の表面粗さが二乗平均平方根粗さ(RMS)で0.2nm以下であることを特徴とする。好ましくは、二乗平均平方根粗さ(RMS)で、0.15nm以下が望ましい。

## 【0056】

マスクブランク用ガラス基板の主表面の表面粗さが二乗平均平方根粗さ(RMS)で0.2nm以下と高い平滑性を有するので、ArFエキシマレーザー、F2エキシマレーザー、EUVなどの短波長領域でも使用可能なマスクブランク用ガラス基板を提供できる。

## 【0057】

構成2におけるマスクブランク用ガラス基板は、構成1における前記エッチング処理か、ガラス基板の主表面上に残存する欠陥を顕在化させる作用を有することを特徴とする。ガラス基板の主表面上に残存する欠陥を顕在化させる作用を有するエッチング処理を、

精密研磨工程の前に行っているので、高い平滑性を有するマスクブランク用ガラス基板が得られる。

【0058】

ここでいうガラス基板の主表面上に残存する欠陥とは、クラックなどの凹状の表面欠陥をいう。

【0059】

構成3におけるマスクブランク用ガラス基板は、構成1又は2におけるガラス基板の主表面の表面欠陥が目視検査により検出できないことを特徴とする。

【0060】

ガラス基板の主表面の表面欠陥が、エッチング処理後の精密研磨の後に行われる目視検査により検出できないマスクブランク用ガラス基板であるので、マスクブランクにしたときに膜下欠陥となる表面欠陥がない極めて信頼性の高いガラス基板が提供できる。

【0061】

構成4におけるマスクブランク用ガラス基板は、構成1ないし3の何れかにおけるガラス基板主表面の周縁部の縁だれ量が $-2\mu\text{m}\sim 0\mu\text{m}$ であることを特徴とする。周縁部の縁だれ量が $-2\mu\text{m}\sim 0\mu\text{m}$ とすることにより、露光機のステッパーに対し基板装着時の位置精度を良好にすることができる。

【0062】

ガラス基板主表面の周縁部（端面）の縁だれ量は、好ましくは $-1\mu\text{m}\sim 0\mu\text{m}$ 、さらに好ましくは、 $-0.5\mu\text{m}\sim 0\mu\text{m}$ とすることが望ましい、尚、この縁だれ量は、図2に示すように、ガラス基板の主表面と面取面との境界から中心に $3\sim 16\text{mm}$ を仮想基準面とし、この仮想基準面の高さを0とした場合に、主表面と面取面との境界から $3\text{mm}$ の範囲における最大高さで定義したものである。ここで、最大高さが負（-）とは、基板主表面の周縁部が垂れている形状（縁だれ形状）を指し、最大高さが正（+）とは、基板主表面の周縁部が盛りあがった形状を指す。

【0063】

構成5におけるマスクブランクは、構成1ないし4のいずれかにおけるマスクブランク用ガラス基板の主表面上に、転写露光光に対して光学的変化をもたらす薄膜が形成されていることを特徴とする。構成1ないし4の何れかにおけるマスクブランク用ガラス基板を使用してマスクブランクとしているので、ArFエキシマレーザー、F2エキシマレーザー、EUVなどの短波長域でも使用でき、膜下欠陥のない、転写マスクにしたときに露光機のステッパーに確実に装着可能なマスクブランクが得られる。

【0064】

構成6における転写マスクは、構成1ないし4のいずれかにおけるマスクブランク用ガラス基板の主表面上に、転写露光光に対して光学的変化をもたらす薄膜パターンが形成されていることを特徴とする。構成1ないし4の何れかにおけるマスクブランク用ガラス基板を使用して転写マスクとしているので、ArFエキシマレーザー、F2エキシマレーザー、EUVなどの短波長域でも使用でき、パターン欠陥（パターン断線等）のない、かつガラス基板端面（ガラス基板主表面の周縁部）の縁だれが少ないので、露光機のステッパーに確実に装着可能な転写マスクが得られる。

【0065】

構成7におけるマスクブランク用ガラス基板の製造方法は、ガラス基板の主表面上に残存する欠陥を顕在化させる工程を有するマスクブランク用ガラス基板の製造方法であって、欠陥を顕在化させる工程の後に、精密研磨を含む後処理工程を行うことを特徴とする。

【0066】

ガラス基板の主表面上に残存する欠陥を顕在化させる工程を、精密研磨を含む後処理工程の前に行っているので、高い平滑性を有するマスクブランク用ガラス基板が得られる。

【0067】

ここでいうガラス基板の主表面上に残存する欠陥とは、クラックなどの凹状の表面欠陥をいう。

【0068】

構成8におけるマスクブランク用ガラス基板の製造方法は、構成7における後処理工程が、前記主表面に精密研磨を施す精密研磨工程と、前記精密研磨工程の後の主表面を洗浄する洗浄工程と、を含むことを特徴とする。

【0069】

精密研磨工程の後に、主表面を洗浄する洗浄工程を行うので、精密研磨工程で使用した研磨砥粒や基板表面に付着した異物などを除去できるので、主にガラス基板の主表面上の付着物による表面欠陥のないマスクブランク用ガラス基板が得られる。

【0070】

前記洗浄工程で使用する洗浄液としては、フッ酸やケイフッ酸、硫酸等の酸性の溶液や、水酸化ナトリウム、水酸化カリウム等のアルカリの溶液、純水などが挙げられる。ガラス基板の主表面上の付着物を除去するには、除去能力の点から、エッチング作用を有する溶液（酸性の溶液、アルカリ性の溶液）が好ましい。エッチング作用によるガラス基板の除去量は、薬液の種類、濃度、時間、温度等の洗浄条件を適宜調整しておこなう。洗浄による表面荒れを防止するために、除去量は、 $0\mu\text{m}$ 超、 $0.01\mu\text{m}$ 未満となるように洗浄条件を選定する。洗浄性の点から、フッ酸やケイフッ酸が好ましく、フッ酸、ケイフッ酸の濃度は、 $0.5\%$ 以下の低濃度が好ましい。

【0071】

構成9におけるマスクブランク用ガラス基板の製造方法は、構成8における洗浄工程後のガラス基板の主表面が、二乗平均平方根粗さ(RMS)で $0.2\text{nm}$ 以下の粗さを有していることを特徴とする。

【0072】

ガラス基板の主表面の表面粗さが二乗平均平方根粗さ(RMS)で $0.2\text{nm}$ 以下と高い平滑性を有するので、ArFエキシマレーザー、F2エキシマレーザー、EUVなどの短波長領域でも使用可能なマスクブランク用ガラス基板を提供できる。好ましくは、二乗平均平方根粗さ(RMS)で $0.15\text{nm}$ 以下が望ましい。

【0073】

構成10におけるマスクブランク用ガラス基板の製造方法は、構成9における欠陥を顕在化させる工程は、ガラス基板主表面をエッチング処理することによりおこなうことを特徴とする。効果的に主表面上に残存する欠陥を顕在化させることができるとともに、洗浄効果を有するので好ましい。

【0074】

構成11におけるマスクブランク用ガラス基板の製造方法は、構成8又は9における洗浄工程の後、さらに欠陥検査工程を有することを特徴とする。洗浄工程の後に、欠陥検査工程を行い表面欠陥のないガラス基板を選定するので、パターン欠陥に影響のある表面欠陥がない極めて信頼性の高いガラス基板が提供できる。

【0075】

構成12におけるマスクブランク用ガラス基板の製造方法は、ガラス基板表面を、所定の平均粒径を有する研磨砥粒を用いて研磨する粗研磨工程の後、前記所定の平均粒径より小さい平均粒径を有する研磨砥粒を用いて研磨する精密研磨工程を行ってガラス基板を製造するマスクブランク用ガラス基板の製造方法であって、前記精密研磨工程を行う前に、ガラス基板表面をエッチング処理することにより、前記ガラス基板表面から深さ方向に延び、前記精密研磨工程後に残存するクラックを、前記精密研磨工程後に行う欠陥検査工程で顕在化させることを特徴とする。

【0076】

ガラス基板主表面上に表面欠陥がなく、ガラス基板端面（ガラス基板主表面の周縁部）の縁だれの少ないマスクブランク用ガラス基板が得られる。

【0077】

本発明における粗研磨工程とは、研削工程などで形成されたガラス基板主表面のキズを除去し、研削工程で得られた平坦度を維持する目的で行われるもので、研磨砥粒の平均粒径は、約 $1 \sim 3 \mu\text{m}$ 程度の比較的大きな研磨砥粒を用いて研磨する工程である。

【0078】

研磨砥粒の材質は、ガラス基板材料などに応じて適宜選択され、例えば、酸化セリウム、酸化ジルコニウムなどが用いられる。

【0079】

また、粗研磨工程は、1回の工程でもよいし、複数回の工程としても構わない。この粗研磨工程で使用する研磨パッドは、硬質ポリシャ、軟質ポリシャのどちらでも構わない。

【0080】

また、本発明における精密研磨工程とは、上述の粗研磨工程等によって基板の主表面に形成されたテクスチャーを除去し、基板の鏡面化を目的として行われるもので、研磨砥粒の平均粒径が約 $1 \mu\text{m}$ 以下（例えば、 $30 \text{nm} \sim 1 \mu\text{m}$ ）の比較的小さな研磨砥粒を用いて研磨する工程である。研磨砥粒の材質は、上述と同様にガラス基板材料などに応じて適宜選択される。平均粒径が小さく、平滑な基板表面が得られる点からコロイダルシリカが好ましい。また、研磨砥粒をコロイダルシリカとすることにより、精密研磨されたガラス基板主表面を鏡面化させることができるので、精密研磨工程後に残存するクラックは、平滑な表面状態の中で存在するため検出しやすい。鏡面化の点から平均粒径が小さいことが好ましい。また、精密研磨工程で使用する研磨パッドは、鏡面化の点から、軟質または超軟質ポリシャを使用することが好ましい。精密研磨工程を経て最終的に得られるマスクブランクス用ガラス基板の表面粗さは、平均表面粗さ $R_a$ で $0.2 \text{nm}$ 以下、さらには二乗平均平方根粗さ（RMS）で $0.2 \text{nm}$ 以下にすることが好ましい。

【0081】

また、本発明における精密研磨工程後に行う欠陥検査工程で顕在化させるとは、エッチング処理前では目視では確認することができないか、または困難な潜在しているクラックを、エッチング処理で拡大させ、精密研磨工程を経てクラックをより顕著に確認できるようにすることをいう。例えば、エッチング処理は、精密研磨工程の後におこなう欠陥検査工程でガラス基板のクラックの有無を判別できる程度の大きさに拡大させる。具体的には、構成15の目視検査で欠陥の有無を確認できる程度の幅に拡大させることをいい、クラックをガラス基板表面で $0.2 \mu\text{m}$ 以上の幅に拡大させるようにすることが好ましい。

【0082】

また、上述の構成1、2、10、12に記載のエッチング処理は、ガラス基板表面の鏡面化を目的とした精密研磨工程の前に行われ、粗研磨工程の前、または粗研磨工程の後であって精密研磨工程の前、または粗研磨工程及び、粗研磨工程の後であって精密研磨工程の前の両方行っても構わない。精密研磨工程後の表面欠陥をなくす目的から少なくとも粗研磨工程の後であって精密研磨工程の前にエッチング処理することが好ましい。

【0083】

エッチング処理は、乾式（ドライ）エッチング、湿式（ウェット）エッチングどちらの方法でも構わない。

【0084】

このエッチング処理によって、クラックは拡大される。例えば、エッチングがウェットエッチングの場合、ガラス基板表面から中心方向にのびるクラックは、等方的にエッチングされるので、ガラス基板表面のエッチング量と合わさって、クラックの中心方向の深さはさほど変化はないが、クラックの面内方向の大きさ（幅）が大きくなる。本発明においては、精密研磨工程前にエッチング処理を行い、その後鏡面化のための精密研磨を行うので、精密研磨工程の後に行われる欠陥検査工程では、精密研磨工程によりガラス基板表面は超平滑な状態となるため、エッチング処理によりある大きさ（幅）を持ったクラックは、平滑な表面状態の中で存在するため検出し易い。

【0085】

また、精密研磨工程前にエッチング処理を行っているため（特に、粗研磨工程後であっ

て精密研磨工程前に行うと)、ガラス基板表面における凹凸が比較的滑らかになるため、鏡面化するための精密研磨工程の負荷を抑えることができ、ガラス基板端面の形状が良好になる(ガラス基板主表面の周縁部の縁だれ量が小さくなる)。

【0086】

一般に精密研磨工程は、軟質ポリシャまたは超軟質ポリシャの研磨パッドを使用してガラス基板を研磨するので、ガラス基板端面の形状は研磨時間が進行するに従って縁だれ傾向となる。上述のように、精密研磨工程の負荷を抑える事ができるので、ガラス基板端面の縁だれ量を抑える事ができる。

【0087】

ガラス基板端面(ガラス基板主表面の周縁部)の縁だれ量を、 $-2\mu\text{m} \sim 0\mu\text{m}$ とすることができ、好ましくは、 $-1\mu\text{m} \sim 0\mu\text{m}$ 、さらに好ましくは $-0.5\mu\text{m} \sim 0\mu\text{m}$ とすることができる。

【0088】

なお、クラックとは、ガラス基板表面より深さ方向に延びている亀裂状態のものをいう。クラックは、研削工程や、比較的研磨砥粒の粒径が大きい仕上げ研磨工程前の研磨工程(例えば、酸化セリウムを主材とする研磨工程)で形成され、ガラス基板表面にはほとんど幅をもっていないので、検出することはほとんど不可能である。なお、本発明において問題となるクラックは、中でも精密研磨工程後に残存してるクラック、つまり、精密研磨工程で除去できない程度の深いクラックをいう。即ち、精密研磨工程で除去できる深さ程度の浅いクラックであれば、精密研磨工程後なくなってしまうからである。

【0089】

また、エッチング処理は、アルカリ水溶液を用いることが好ましい。ここに、アルカリ水溶液とは水酸化ナトリウム( $\text{NaOH}$ )や水酸化カリウム( $\text{KOH}$ )などの水溶液やこれらの混合水溶液が好ましい。

【0090】

構成13におけるマスクブランク用ガラス基板の製造方法は、構成12において、精密研磨工程後、ガラス基板の主表面を洗浄する洗浄工程をおこなうことを特徴とする。

【0091】

精密研磨工程の後に、主表面を洗浄する洗浄工程を行うので、精密研磨工程で使用した研磨砥粒や基板表面に付着した異物などを除去できるので、主にガラス基板の主表面上の付着物による表面欠陥のないマスクブランク用ガラス基板が得られる。

【0092】

構成14におけるマスクブランク用ガラス基板の製造方法は、構成13において洗浄工程後のガラス基板の主表面は、二乗平均平方根粗さ(RMS)で $0.2\text{nm}$ 以下の粗さを有していることを特徴とする。

【0093】

ガラス基板の主表面の表面粗さが二乗平均平方根粗さ(RMS)で $0.2\text{nm}$ 以下と高い平滑性を有するので、ArFエキシマレーザー、F2エキシマレーザー、EUVなどの短波長領域でも使用可能なマスクブランク用ガラス基板を提供できる。好ましくは、二乗平均平方根粗さ(RMS)で $0.15\text{nm}$ 以下が望ましい。

【0094】

構成15におけるマスクブランク用ガラス基板の製造方法は、構成13又は14において、洗浄工程は洗浄液としてエッチング作用を有するものを使用し、エッチングによるガラス基板の除去量が $0\mu\text{m}$ 超、 $0.01\mu\text{m}$ 未満となる条件で洗浄することを特徴とする。

【0095】

通常、研磨砥粒や基板表面に付着した異物の除去などを目的として行われる洗浄は、洗剤、酸、アルカリなどが使用されるが、ガラス基板に対しエッチング作用がある洗浄液(酸、アルカリ)を使用する場合は、ガラス基板表面を $0\mu\text{m}$ 超、 $0.01\mu\text{m}$ 未満除去する条件で行われる。洗浄工程のエッチング除去量が $0.01\mu\text{m}$ 以上の場合、エッチング

残さによる凹凸が形成されるので好ましくないからである。

【0096】

構成16におけるマスクブランク用ガラス基板の製造方法は、構成11又は12において、欠陥検査工程が、目視検査で行うことを特徴とする。

【0097】

欠陥検査法は、目視検査や、ガラス基板に検査光を照射し、散乱またはガラス基板から漏出した光を検出することによって欠陥検査を行う欠陥検査装置を利用した検査など、特に限定されないが、検査の効率化と確実性、欠陥種別の判別が有利な目視検査が好ましい。

【0098】

構成17におけるマスクブランク用ガラス基板の製造方法は、構成10又は12において、エッチング処理は、ガラス基板の精密研磨する側の表面を0.01～0.2μm除去するものであることを特徴とする。

【0099】

0.01μm未満の場合、精密研磨工程後に行われる欠陥検査工程において、クラックの有無を判別することが困難となるので好ましくなく、また、0.2μmを超える場合、ガラス基板のエッチングによる表面粗さ、表面形状（平坦度）が悪化するので好ましくない。

【0100】

なお、エッチング処理におけるエッチング速度は、0.2nm/分～2.0nm/分が好ましい。エッチング速度が0.2nm/分未満だと潜在的欠陥の顕在化の程度が小さいので好ましくなく、2nm/分を超えるとガラス基板の腐蝕が早いため表面粗さ、表面形状（平坦度）が悪化するので好ましくない。好ましくは、0.3nm/分～0.7nm/分が望ましい。

【0101】

構成18におけるマスクブランクの製造方法は、構成7ないし17の何れかにおけるマスクブランク用ガラス基板の製造方法によって得られたガラス基板の主表面上に、転写露光光に対し光学的変化をもたらす薄膜を形成することを特徴とする。構成7から17で得られたクラックが残存するガラス基板を除外して得られた表面欠陥のないガラス基板を使用してマスクブランクを製造するので、膜下欠陥のないマスクブランクが得られる。

【0102】

構成19における転写マスクの製造方法は、構成18におけるマスクブランクの薄膜をパターンニングして薄膜パターンを形成することを特徴とする。構成17で得られた膜下欠陥のないマスクブランクを使用して転写マスクを製造するので、パターン欠陥（パターン断線）のない、さらに露光機のステッパーに確実に装着可能な転写マスクが得られる。

【0103】

尚、本発明におけるマスクブランクとは、広義の意味であって、ガラス基板主表面上に転写露光光を遮光する機能を有する遮光性膜のみが形成されたフォトマスクブランクや、転写露光光に対し位相差変化をもたらす位相シフト機能を有する位相シフト膜が形成された位相シフトマスクブランク、転写露光光に対し反射する反射膜や吸収する吸収膜が形成された反射型マスクブランクを含むものである。

【0104】

また、マスクブランクの形態として、上記遮光性膜、位相シフト膜、反射膜などの上にレジスト膜を形成したものも含まれる。

【0105】

また、本発明におけるガラス基板の材料は特に限定されない。ガラス基板の材料としては、石英ガラス、無アルカリガラス、ソーダライムガラス、アルミノホウケイ酸ガラスなどが挙げられる。なかでも、石英ガラスは他のガラス材料と比べて硬く脆い材料であるた

め、研削工程、粗研磨工程においてガラス基板表面にクラックが発生しやすい。従って、上述のマスクブランク用ガラス基板及びその製造方法は、ガラス基板材料が石英ガラスである場合に特に有効である。

【実施例 1】

【0106】

以下、本発明のマスクブランク用ガラス基板の製造方法について説明する。尚、以下の説明では、マスクブランク用ガラス基板を電子デバイス用ガラス基板と呼ぶ。

【0107】

本発明の電子デバイス用ガラス基板の製造方法を図1を参照して説明する。

【0108】

図1の電子デバイス用ガラス基板の製造方法は、

ガラス基板の形状加工と、ラップ盤等によって基板の両主表面の研削加工を終えた電子デバイス用ガラス基板の両主表面を比較的大きな研磨砥粒を用いて研磨する粗研磨工程（S101）と、

ガラス基板表面から深さ方向に延びている潜在化したクラックをエッチング処理により顕在化させるエッチング処理工程（S102）と、

比較的小さな研磨砥粒を用いて研磨する精密研磨工程（S103）と、

ガラス基板の欠陥を検査する欠陥検査工程（S104）と、を有する工程からなる。

【0109】

図1の欠陥検査工程（S104）は、精密研磨工程を行いガラス基板主表面の鏡面化を行ってもなお存在している欠陥を有するガラス基板を不良品として排除する目的で行われる。

【0110】

また、上述のエッチング工程（S102）の処理条件は以下のようにして決定する。

【0111】

上述の工程（S104）の欠陥検査工程において、ガラス基板表面から深さ方向に延びるクラックを確実に検出・確認できる程度に拡大させ、顕在化させる諸条件とする。つまり、精密研磨工程後に残存しているクラックは、精密研磨工程前に行われるエッチング処理により拡大され、精密研磨工程後の欠陥検査工程で精密確実に検出・確認できる程度のエッチング量、具体的には、0.01～0.2  $\mu\text{m}$  除去する条件をエッチング条件とする。このようにすることによって、クラックをガラス基板表面で0.2  $\mu\text{m}$  以上の幅に拡大させることができるので、ガラス基板表面に存在する欠陥を確実に検出・確認することができる。

【0112】

さらに好ましくは、ガラス基板の鏡面化を目的とした精密研磨工程を終えた後に、ガラス基板の平坦度やガラス基板端面の縁だれ量が、所望の範囲（具体的には、ガラス基板を使って転写マスク（例えば、フォトマスク）にしたときに、フォトマスクを露光機のステッパーに装着したときに所定のパターン位置精度が得られる程度の平坦度および縁だれ量）に入るように、工程（S102）を行った後、ガラス基板表面が比較的に滑らかになり、そして、精密研磨工程における研磨取代量が少なくでき（鏡面化のための精密研磨工程の負荷を少なくする）、従って、精密研磨工程における基板端面の変化量を少なくできる諸条件とすることが好ましい。

【0113】

そのためには、エッチング処理のエッチング速度は比較的遅い方が好ましく、具体的には0.2 nm/分～2 nm/分とする。ガラス基板に対してエッチング作用の弱いアルカリ水溶液を使用すると良い。

【0114】

尚、上述の図1の製造方法において、粗研磨工程、精密研磨工程での研磨方法は、片面研磨方法、両面研磨方法いずれの方法でも構わない。また、枚葉式、バッチ式いずれでもよい。

## 【0115】

また、上述の図1の製造方法において、粗研磨工程の後や、精密研磨工程の後に、各研磨工程で使用した研磨砥粒を次の工程に持ちこまないように研磨砥粒の除去と、ガラス基板表面に付着した異物を除去する目的で、洗浄工程が必要に応じて設けられる。洗浄方法としては、薬液（酸やアルカリ）洗浄、洗剤、純水や超純水による洗浄や、水素水などの機能水などのウェット洗浄や、UV（紫外線）照射やオゾン処理などのドライ洗浄の中から、除去する対象物に応じて1または複数の洗浄方法を選択して行われる。

## 【0116】

ガラス基板に対しエッチング作用がある薬液を使用して洗浄を行う場合は、エッチング残さによる凹凸が形成されないように、エッチング除去量は $0\mu\text{m}$ 超 $0.01\mu\text{m}$ 未満、好ましくは、 $0\mu\text{m}$ 超 $0.005\mu\text{m}$ 未満とすることが望ましい。

## 【0117】

図3乃至図5にアルカリ水溶液を用いたエッチング処理によるクラックを顕在化させる前と後におけるガラス基板の表面近傍の断面図を示す。尚、説明をわかり易くするために、精密研磨工程における研磨取代を $1\mu\text{m}$ として説明する。

## 【0118】

図3は、粗研磨工程後であって、エッチング処理前におけるガラス基板の表面近傍の断面図である。

## 【0119】

粗研磨工程後のガラス基板1の表面は、まだ完全に鏡面状態になっておらず、基板表面全体にテクスチャーのような凹凸が形成されている。このテクスチャーのような凹凸が形成されている所々にガラス基板1の表面から中心方向に形成された亀裂状のクラック2が存在している。このクラックは、研削工程や比較的研磨砥粒の粒径が大きい粗研磨工程の際に形成され、その深さは $1\mu\text{m}$ 超のクラック21、22や、 $1\mu\text{m}$ 未満のクラック23など様々である。

## 【0120】

浅いクラック23の場合には、その後の精密研磨工程により取り除かれるが、精密研磨工程における研磨取代よりも深い $1\mu\text{m}$ 以上のクラック21、22の場合、その後の精密研磨工程では取り除けない。

## 【0121】

尚、図3の状態では、ガラス基板表面に存在するクラックは、目視では確認することができない。

## 【0122】

図4は、エッチング処理後におけるガラス基板の表面近傍の断面図である。

## 【0123】

図4において、点線がエッチング処理前におけるガラス基板表面を示し、実線がエッチング処理後における基板表面を示す。

## 【0124】

エッチング処理によりガラス基板表面が面内および深さ方向に等方にエッチングされるので、クラック2が拡大される。しかし、この状態では、まだガラス基板表面は、図3の状態とほとんど変化はないので、クラックが拡大されてもテクスチャーの凹凸に隠れて目視では確認することが困難で、見落とされることがある。

## 【0125】

図5は、精密研磨工程後におけるガラス基板の表面近傍の断面図である。

## 【0126】

精密研磨工程後のガラス基板1の表面は、平均表面粗さ $R_a$ が $0.2\text{nm}$ 以下の鏡面状態になっている。

## 【0127】

図5のように、ガラス基板表面からの深さが $1\mu\text{m}$ 超のように精密研磨工程における研磨取代より深い位置に存在しているクラックは、図示しているようにエッチングにより拡



大されており、拡大化されたクラック31、32がガラス基板1表面の鏡面状態の中に存在するので、精密研磨工程後の欠陥検査工程（目視検査）で確実に検出することができる。

#### 【0128】

＜実施例1＞（図1の電子デバイス用ガラス基板の製造方法）

##### （1）粗研磨工程

合成石英ガラス基板（6インチ×6インチ（1インチ＝25.4mm））の端面を形状加工、および両面ラッピング装置によって研削工程を終えたガラス基板を、パッチ式の両面研磨装置に12枚セットし、以下の研磨条件で粗研磨工程を行った。尚、加工荷重、研磨条件は適宜調整して行った。

#### 【0129】

研磨液：酸化セリウム（平均粒径1～2μm）＋水

研磨パッド：硬質ポリシャ（ウレタンパッド）

粗研磨工程終了後、ガラス基板に付着した研磨砥粒を除去するため、ガラス基板を、ケイフッ酸を含む水溶液に浸漬して洗浄を行った。

#### 【0130】

得られたガラス基板の主表面の表面粗さを原子間力顕微鏡（AFM）で測定したところ、平均表面粗さRaは0.25nmであった。

#### 【0131】

##### （2）エッチング処理工程

次に得られたガラス基板を薬液（アルカリ：水酸化ナトリウム）に浸漬し、ガラス基板表面を約0.05nmエッチング除去し、ガラス基板表面近傍に存在するクラックを拡大化させた。尚、この時の薬液濃度は、ガラス基板に対するエッチング速度が0.8nm/分となるように設定した。得られたガラス基板の主表面の表面粗さを原子間力顕微鏡で測定したところ、平均表面粗さRaは0.23nmとなり若干表面形状が滑らかであることが確認された。

#### 【0132】

##### （3）精密研磨工程

得られたガラス基板を上記の両面研磨装置に12枚セットし、以下の研磨条件で精密研磨工程を行った。尚、加工荷重、研磨条件は適宜調整して行った（研磨時間は、精密研磨工程によって基板端面の形状変化が少なく、かつガラス基板表面が鏡面化となるのに必要な研磨時間（研磨取代が1μm程度となる研磨時間）を設定した。）。

#### 【0133】

研磨液：コロイダルシリカ（平均粒径50～80nm）＋水

研磨パッド：軟質ポリシャ（スウェードタイプ）

精密研磨工程終了後、ガラス基板に付着した研磨砥粒を除去するため、ガラス基板をアルカリ水溶液の洗浄槽に浸漬し、洗浄を行った。尚、アルカリ水溶液による洗浄条件は、ガラス基板に対するエッチング除去量が0.005μm程度となるように設定した。

#### 【0134】

得られたガラス基板の主表面の表面粗さを原子間力顕微鏡で測定したところ、平均表面粗さRaは0.14nm、二乗平均平方根粗さRMSで0.18nmの高い平滑性が得られ鏡面化されていた。

#### 【0135】

##### （4）欠陥検査工程

得られたガラス基板12枚を目視検査により欠陥検査を行ったところ、12枚中1枚のガラス基板にクラックが拡大したと思われる表面欠陥が確認されたが、それ以外の10枚のガラス基板は、クラック等の表面欠陥は確認されなかった。

#### 【0136】

また、ガラス基板端面の形状（縁だれ量）を上記の定義に従って触針式粗さ計（サーフテスト501）によって測定したところ、全数－0.5μm～－0.25μmの範囲に入

っており、良好であった。また、ガラス基板の主表面の平坦度を平坦度測定機（FM200：トロップル社製）により測定したところ、全数 $1\mu\text{m}$ 以下になっており、良好であった。

【0137】

この得られたガラス基板は、ArFエキシマレーザー用のマスクブランク用ガラス基板、F2エキシマレーザー用のマスクブランク用ガラス基板として使用することができる。

【実施例2】

【0138】

上述の実施例1において、精密研磨工程終了後、ガラス基板に付着した研磨砥粒を除去するため、ガラス基板を低濃度のケイフッ酸水溶液（濃度0.15%）の洗浄槽に浸漬し、洗浄を行い、ケイフッ酸水溶液による洗浄条件を、ガラス基板に対するエッチング除去量が $0.003\mu\text{m}$ 程度となるように浸漬時間を設定した以外は、実施例1と同様にしてガラス基板を作製した。

【0139】

得られたガラス基板の主表面の表面粗さを原子間力顕微鏡で測定したところ、平均表面粗さRaは $0.09\text{nm}$ 、二乗平均平方根粗さRMSで $0.15\text{nm}$ の高い平滑性が得られ鏡面化されていた。

【0140】

得られたガラス基板12枚を目視検査により欠陥検査を行ったところ、12枚中1枚のガラス基板にクラックが拡大したと思われる表面欠陥が確認されたが、それ以外の11枚のガラス基板は、クラック等の表面欠陥は確認されなかった。

【0141】

また、ガラス基板端面の形状（縁だれ量）を上述の定義に従って触針式粗さ計（サーフテスト501）によって測定したところ、全数 $-0.5\mu\text{m} \sim -0.25\mu\text{m}$ の範囲になっており、良好であった。また、ガラス基板の主表面の平坦度を平坦度測定機（FM200：トロップル社製）により測定したところ、全数 $1\mu\text{m}$ 以下になっており、良好であった。

【0142】

この得られたガラス基板は、EUV用のマスクブランク用ガラス基板として使用することができる。

【0143】

<比較例1、2>

実施例1の電子デバイス用ガラス基板の製造方法において、（2）のエッチング処理工程を実施しなかったこと以外は同じ条件にて電子デバイス用ガラス基板を作製した（比較例1）。

【0144】

また、実施例1の電子デバイス用ガラス基板の製造方法において、（2）のエッチング処理工程を実施せず、さらに、（3）の精密研磨工程における研磨条件を、（1）の粗研磨工程でのキズを完全に除去するために必要な研磨取代となるのに必要な研磨時間（研磨取代が $5\mu\text{m}$ となる研磨時間）を設定した以外は、同じ条件にて電子デバイス用ガラス基板を作製した（比較例2）。

【0145】

比較例2の電子デバイス用ガラス基板は、目視検査により欠陥検査を行ったところ、研磨取代が充分に行われていて全数良好であったが、ガラス基板端面の形状（縁だれ量）は、全数 $-2.0\mu\text{m}$ を下まわり、基板端面の形状が悪化していた。また、ガラス基板の主表面の平坦度を平坦度測定機（FM200：トロップル社製）により測定したところ、全数 $1\mu\text{m}$ 超（中には $2\mu\text{m}$ を超えるものもあり）になっており悪化していた。

【0146】

尚、比較例1の電子デバイス用ガラス基板は、目視検査により欠陥検査を行ったが、表

面欠陥は確認できなかった。

【0147】

＜フォトマスクブランクおよびフォトマスクを作製しての評価＞

上述の実施例1および比較例1、2で得られたガラス基板の一主表面上に、窒化クロム膜／炭化クロム膜／酸化窒化クロム膜をスパッタリング法により積層（合計膜厚900オングストローム）したフォトマスクブランク、およびガラス基板の一主表面上に窒化されたモリブデンシリサイド膜をスパッタリング法により形成（膜厚800オングストローム）した位相シフトマスクブランクを作製した。尚、成膜後、スクラブ洗浄を行ってフォトマスクブランク、位相シフトマスクブランクを製造した。

【0148】

得られたフォトマスクブランク、位相シフトマスクブランクを表面欠陥検査装置により確認したところ、実施例1（凹部の表面欠陥のない電子デバイス用ガラス基板）、比較例2の電子デバイス用ガラス基板を使用して作製したフォトマスクブランクスについて膜下欠陥が発見されなかったが、比較例1の電子デバイス用ガラス基板を使用して作製したフォトマスクブランクスについては、12枚中3枚について膜下欠陥があることが確認された（ガラス基板上に形成された膜を剥離し、ガラス基板表面を（2）のエッチング処理で処理したところ、実施例1のガラス基板の欠陥検査工程で12枚中1枚に確認された凹部の表面欠陥と同様の形状に似たものであることが確認された。これは、クラックがエッチング処理により拡大化されたものと考えられる。）。

【0149】

ここで、上述の結果を考察すると、実施例1の電子デバイス用ガラス基板の製造方法は、精密研磨工程前にアルカリ処理を行ってガラス基板上に存在しているクラックを拡大化させ、精密研磨工程後の欠陥検査工程において、表面欠陥を確認でき、表面欠陥のないガラス基板を使ってフォトマスクブランクスを製造して膜下欠陥のないフォトマスクブランクスが得られた。しかし、比較例1の電子デバイス用ガラス基板の製造方法は、ガラス基板に存在しているクラックを拡大させずにガラス基板を作製し、欠陥検査したため、本来ならクラックがあっても確認されるべきはずの表面欠陥を有するガラス基板が良品と判断され、フォトマスクブランクの製造工程に入り、膜下欠陥を有するフォトマスクブランクスが得られてしまった。これは、フォトマスクブランクの製造歩留まりを大きく下げる結果となった。

【0150】

さらに、上記膜上にレジスト膜をスピンコート法により形成し、所望のパターンを有するフォトマスクおよび位相シフトマスクを作製した。

【0151】

その結果、実施例1の凹部の表面欠陥が確認されなかった電子デバイス用ガラス基板を使用して作製されたフォトマスクブランクス、比較例1の電子デバイス用ガラス基板を使用して作製されたフォトマスクブランクのうち、膜下欠陥のないフォトマスクブランクス、比較例2のフォトマスクブランクスから作製したフォトマスクのパターン断線等のパターン欠陥は発見されなかった。

【0152】

しかし、比較例1の電子デバイス用ガラス基板を使用して作製されたフォトマスクブランクのうち、膜下欠陥が発見されたフォトマスクブランクスを使用してフォトマスクを作製したところ、パターン断線等のパターン欠陥が発見された。

【0153】

次に、基板変形試験を行うため、露光機のステッパへの装着を同じように再現できるように、基板の2辺を真空チャックする基盤保持試験機を用意し、上記の得られたフォトマスクの装着具合を、光学干渉計（Zygo Mark GPI）で平坦度変化量により測定したところ、実施例1および比較例1の電子デバイス用ガラス基板を使用して作製されたフォトマスクについては、平坦度変化量が0.1 $\mu$ mとなりほぼ変化が見られなかったが、比較例2の電子デバイス用ガラス基板を使用して作製されたフォトマスクについては、平坦度変

化量が  $0.5 \mu\text{m}$  を超え、縁だれが原因による装着不具合を確認した。

【0154】

なお、上記実施例は、本発明における製造方法の好ましい実施形態を挙げて説明したが、本発明は上記実施例に記載された内容に限定されず、上述の課題を解決するための手段に記載された内容も含まれる。

【産業上の利用可能性】

【0155】

本発明は ArF エキシマレーザー、F2 エキシマレーザー、EUV などの短波長域でも使用することができる高い平滑性を有する電子デバイス用ガラス基板が得られる。さらに、上記した実施例では最も有用な例としてマスクブランク用ガラス基板を上げて説明したが、液晶ディスプレイ用ガラス基板や、情報記録媒体（磁気ディスク、光磁気ディスク、光ディスク）用ガラス基板、半導体ウェハーなどにも本発明の製造方法を適用することができる。また、基板の形状は、角型（例えば、四角形状（正方形や矩形状））、円盤型や略円形などであり、角型の基板としては、フォトマスクブランク、位相シフトブランク、反射型マスクブランクなどのマスクブランク用ガラス基板や液晶ディスプレイ用ガラス基板などがあり、円盤型の基板としては、情報記録媒体用ガラス基板、円形の基板としては半導体ウェハーなどが上げられる。

【図面の簡単な説明】

【0156】

【図1】従来の電子デバイス用ガラス基板の製造方法を示す図である。

【図2】本発明の電子デバイス用ガラス基板の製造方法を示す図である。

【図3】本発明の電子デバイス用ガラス基板の製造方法を示す図である。

【図4】潜在的欠陥顕在化工程前におけるガラス基板の表面近傍の断面図である。

【図5】潜在的欠陥顕在化工程後におけるガラス基板の表面近傍の断面図である。

【図6】本発明の電子デバイス用ガラス基板の製造方法を示すフローチャートである。

【符号の説明】

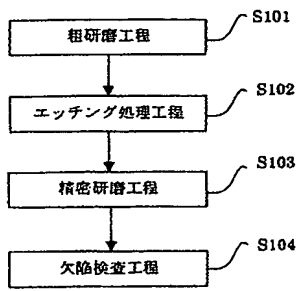
【0157】

1：ガラス基板、

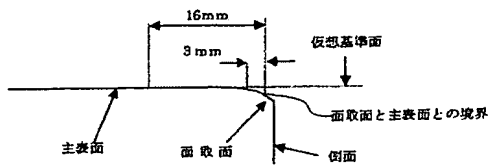
2, 21, 22, 23：クラック

31, 32, 33：拡大化されたクラック

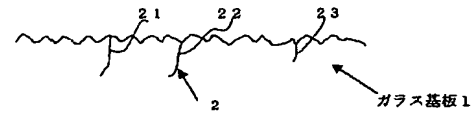
【図 1】



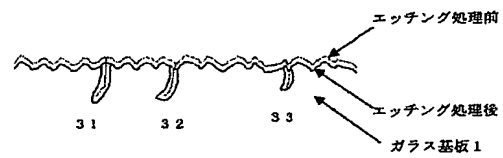
【図 2】



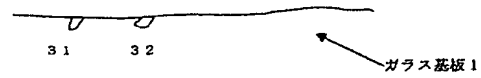
【図 3】



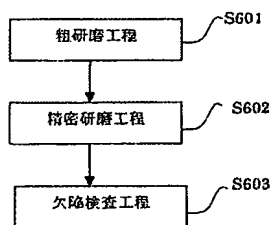
【図 4】



【図 5】



【図 6】



【手続補正書】

【提出日】平成15年7月15日(2003.7.15)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0156

【補正方法】変更

【補正の内容】

【0156】

【図1】本発明の電子デバイス用ガラス基板の製造方法を説明するフローチャートである

。

【図2】本発明の電子デバイス用ガラス基板の製造方法を示す図である。

【図3】本発明の電子デバイス用ガラス基板の製造方法を示す図である。

【図4】潜在的欠陥顕在化工程前におけるガラス基板の表面近傍の断面図である。

【図5】潜在的欠陥顕在化工程後におけるガラス基板の表面近傍の断面図である。

【図6】従来の電子デバイス用ガラス基板の製造方法を説明するフローチャートである。

---

フロントページの続き

(51) Int. Cl. 7

H O 1 L 21/027

F I

H O 1 L 21/30 5 O 2 P

テーマコード (参考)